(19) 世界知的所有権機関 国際事務局



L TRANS EKINLEN A BIDING KANA EKIN BUDA BUTA 1 114 BULAK KIDIN BUDA KANA EKIN BUDAK KANA BURAK KERATERI KERATE

(43) 国際公開日 2005年2月3日(03.02.2005)

PCT

(10) 国際公開番号 WO 2005/010850 A1

(51) 国際特許分類7:

G09C 1/00, H04L 9/06

(21) 国際出願番号:

PCT/JP2004/009907

(22) 国際出願日:

2004年7月6日(06.07.2004)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

(30) 優先権データ:

特願2003-273948 2003年7月14日(14.07.2003)

- (71) 出願人 (米国を除く全ての指定国について): ソニー 株式会社 (SONY CORPORATION) [JP/JP]; 〒1410001 東京都品川区北品川6丁目7番35号 Tokyo (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 伊藤 雄二郎 (ITO, Yujiro) [JP/JP]; 〒1410001 東京都品川区北品川 6丁目7番35号 ソニー株式会社内 Tokyo (JP). 下 里努 (SHIMOSATO, Tsutomu) [JP/JP]; 〒1410001 東 京都品川区北品川6丁目7番35号 ソニー株式会

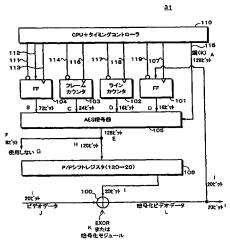
社内 Tokyo (JP). 辻川 和伸 (TSUJIKAWA, Kazunobu) [JP/JP]; 〒1410022 東京都品川区東五反田2丁目 20番4号 ソニー・ヒューマンキャピタル株式会 社内 Tokyo (JP).

- (74) 代理人: 杉浦 正知 ,外(SUGIURA, Masatomo et al.); 〒1710022 東京都豊島区南池袋 2丁目49番 7号 池袋 パークビルフ階 Tokyo (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が 可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
- (84) 指定国 (表示のない限り、全ての種類の広域保護が可 能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG,

/続葉有/

(54) Title: ENCRYPTION/DECRYPTION DEVICE AND METHOD

(54) 発明の名称: 暗号/復号装置及び方法



- 110... CPU + TIMING CONTROLLER A... KEY (K), 128 BITS 103... FRAME COUNTER 102... LINE COUNTER
- B . 72 BITS C... 24 BITS D... 16 BITS 105... AES ENCRYPTION DEVICE E... 128 BITS

- F... 8 BITS G... NOT USED H... 120 BITS 106... P/P SHIFT REGISTER (120 → 20)
 - I... 20 BITS J... VIDEO DATA
- K... EXOR OR ENCRYPTION MODULE
 L... ENCRYPTED VIDEO DATA
- (57) Abstract: It is possible to perform encryption ensuring an excellent confidentiality and capable of completely coming back from an error. Input video data is calculated with pseudo-random numbers by an EXOR (100) and the encrypted data obtained is held by an FF (101) and reset by each line. Counters (102, 103) are incremented by each line and each frame and reset by each frame and a program head, respectively. An encryption device (105) encrypts outputs of an FF (104) for holding a fixed value, counters (103, 102) and the FF (101) by using a key (K) so as to generate pseudo-random numbers and divides a bit string by a shift register (106). The output of the shift register (106) and the input video data are calculated by EXOR (100) to obtain encrypted data. Since the encrypted output is fed back, it is impossible to perform stealing using the continuous input of the same data. Moreover, since the encrypted output which is fed back is reset by each line, it is possible to completely come back from an error.
- (57) 要約: 秘守性に優れ、エラーから完全に復帰できる暗号化 を行う。入力映像データがEXOR100で疑似乱数列と演算 されて得られた暗号化データがFF101にホールドされ、ラ イン毎にリセットされる。カウンタ102及び103は、夫々 ライン毎及びフレーム毎に計数され、フレーム毎及びプログラ ムの先頭でリセットされる。暗号器105は、固定値をホール ドするFF104、カウンタ103、102及びFF101の 出力を鍵(K)を用いて暗号化して疑似乱数列を発生させ、 シフトレジスタ106でピット列を分割する。シフトレジスタ

106の出力と入力映像データとがEXOR100で演算され、暗号化データが得られる。暗号出力をフィードバッ クするので同一データの連続入力を利用したデータ窃取が行えないと共に、フィードバックする暗号出力がライン 毎にリセットされるので、エラーから完全に復帰できる。

BEST AVAILABLE COPY

CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

--- 国際調査報告書

請求の範囲の補正の期限前の公開であり、補正書受 領の際には再公開される。

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。